К564ЛС2 микросхема полупроводниковая

К564ЛС2 — цифровая микросхема 564-ой серии, транзисторная логика с функционалом четыре логических элемента И-ИЛИ и используются в РЭА большой области эксплуатации.

Производятся в металлокерамическом корпусе. Маркировка изделия наносится на металлической части корпуса. Номинальное значение нагрева при эксплуатации от минус 60°С до плюс 125°С.

Краткие основные характеристики:

Разброс напряжений потребления с 4,2В по 15В.

Предельное напряжение потребления до 15В.

Разброс номинальных температур с минус 60°С до плюс 125°С.

Продолжительность промедления распределения сигнала менее 320 нс (Uсс=5В, С L=50пФ,

Т=25°С)

Ток потребления менее 2мкА при Uсс=10В, Т=25°С.

Ток на выходе низшего значения более 1,0мА при Uсс=10В, Uо=0,5В, Т=25°С.

Ток на выходе высшего значения более /-1,0/мА при Uсс=10В, Uо=9,5В, Т=25°С.